

FIG. 1

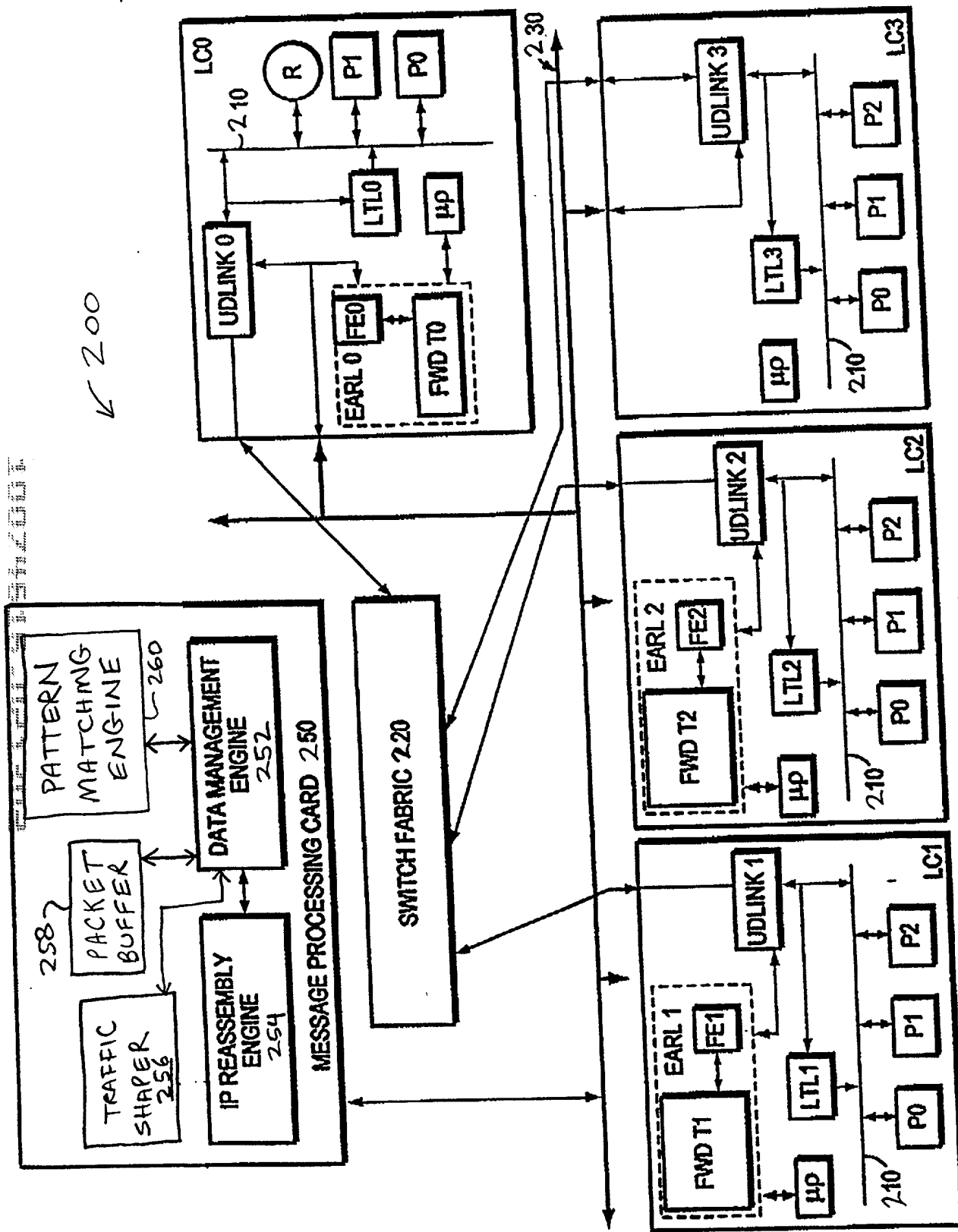


FIG. 2

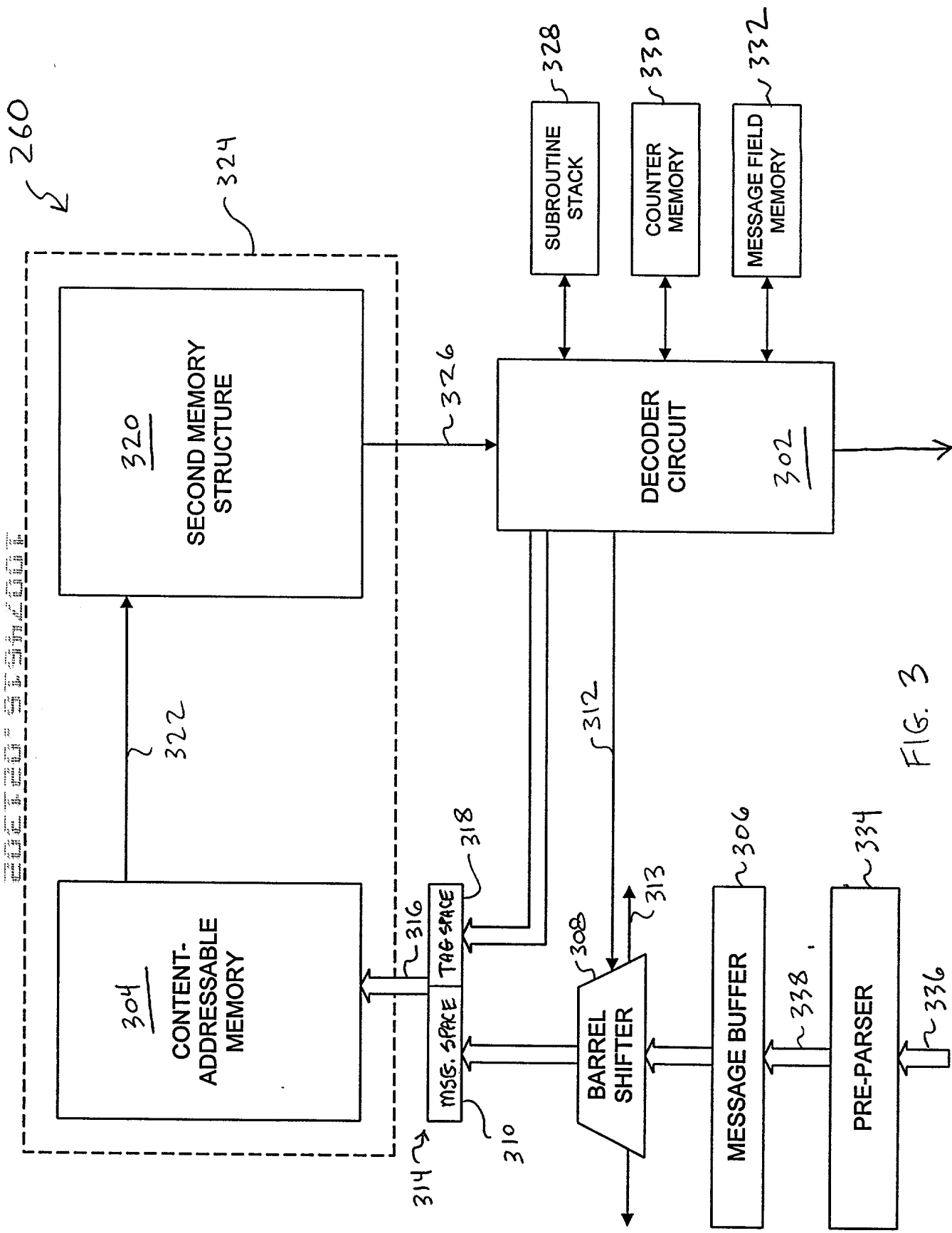


FIG. 3

TO TRAFFIC FLOW CONTROLLER (352)

FROM PACKET BUFFER (258)

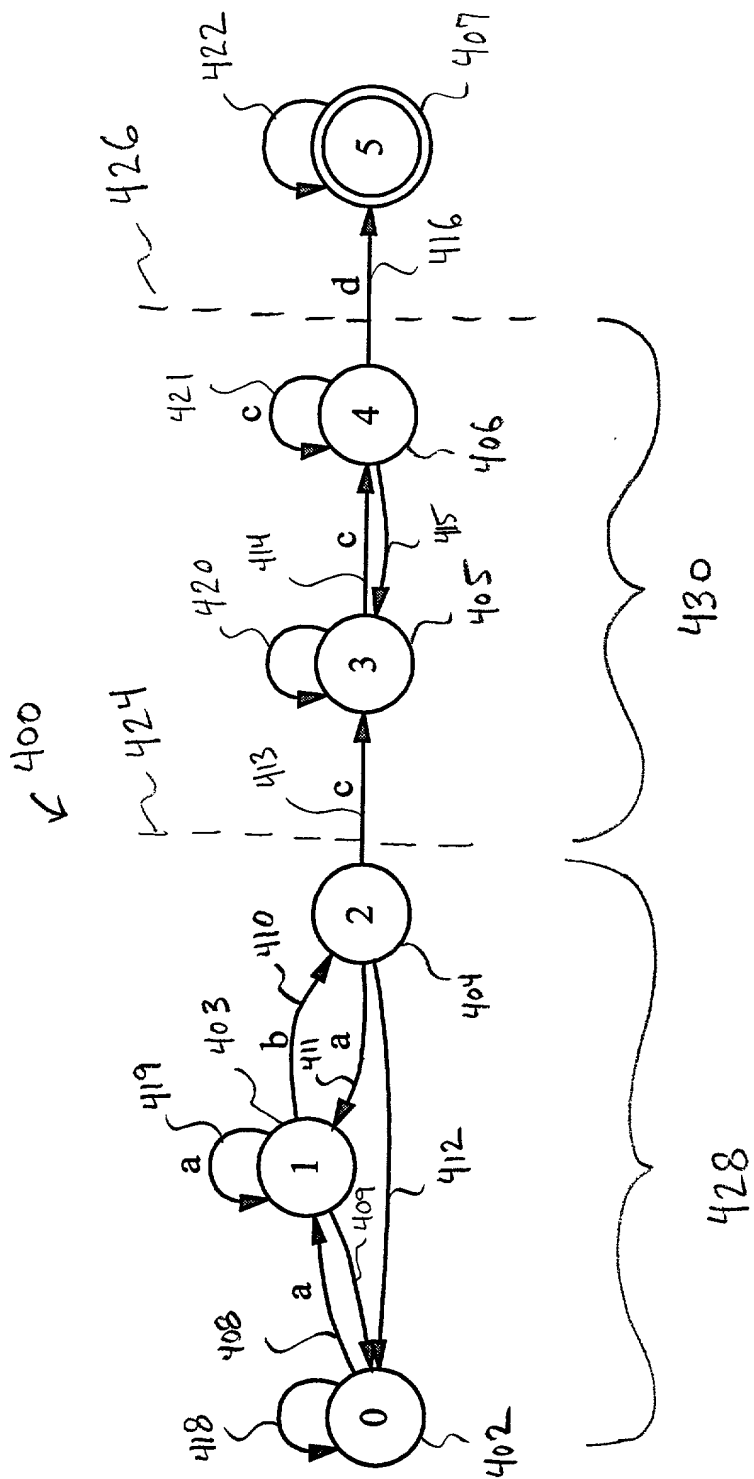


FIG. 4

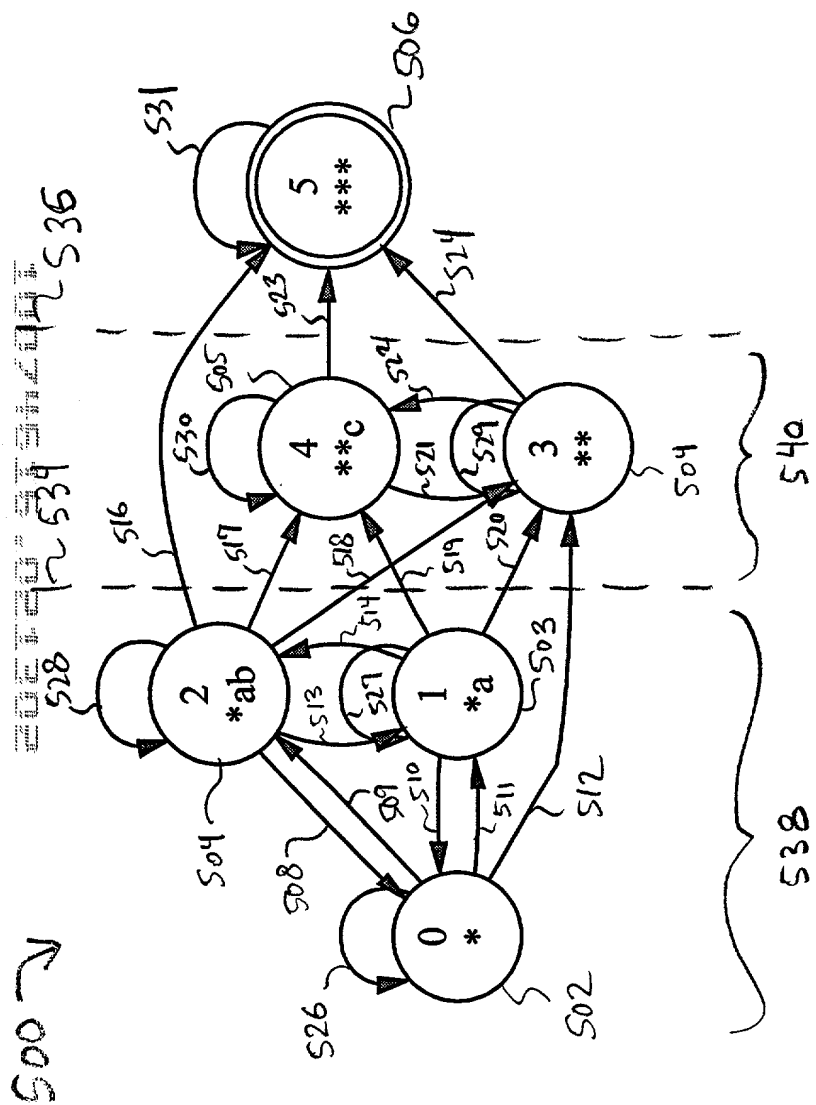


FIG. 5

600

	604	606	608	610
	Arc	Current State	Match	Next State
602a~	0→1	0	a	1
602b~	0→0	0	-	0
602c~	1→2	1	b	2
602d~	1→1	1	a	1
602e~	1→0	1	-	0
602f~	2→3	2	c	3
602g~	2→1	2	a	1
602h~	2→0	2	-	0
602i~	3→4	3	c	4
602j~	3→3	3	-	3
602k~	4→5	4	d	5
602l~	4→4	4	c	4
602m~	4→3	4	-	3

FIG. 6

700

704 706 708 710
 } } } }

Arc	Current State	Match	Next State	
0->3	0	abc	3	~702a
0->2	0	-ab	2	~702b
0->1	0	--a	1	~702c
0->0	0	---	0	~702d
1->4	1	bcc	4	~702e
1->3	1	abc	3	~702f
	1	bc-	3	~702g
1->2	1	-ab	2	~702h
1->1	1	--a	1	~702i
1->0	1	---	0	~702j
2->5	2	ccd	x	~702k
2->4	2	c-c	4	~702l
2->3	2	abc	3	~702m
	2	c--	3	~702n
2->2	2	-ab	2	~702o
2->1	2	--a	1	~702p
2->0	2	---	0	~702q
3->5	3	cd-	x	~702r
	3	-cd	x	~702s
3->4	3	--c	4	~702t
3->3	3	---	3	~702u
4->5	4	cd-	x	~702v
	4	-cd	x	~702w
	4	d--	x	~702x
4->4	4	--c	4	~702y
4->3	4	---	3	~702z

FIG. 7

810

FIG. 8

900
↙

906 {	908 {	910 {	912 {	
Current State	Match	Next State	Offset	
0	abc-----	1	3	~ 902a
0	-abc-----	1	4	~ 902b
0	--abc-----	1	5	~ 902c
0	---abc-----	1	6	~ 902d
0	----abc-----	1	7	~ 902e
0	-----abc-----	1	8	~ 902f
0	-----abc-----	1	9	~ 902g
0	-----abc-----	1	10	~ 902h
0	-----abc-----	1	11	~ 902i
0	-----abc-----	1	12	~ 902j
0	-----abc-----	1	13	~ 902k
...	
0	-----abc----	1	28	~ 902l
0	-----abc---	1	29	~ 902m
0	-----abc--	1	30	~ 902n
0	-----abc-	1	31	~ 902o
0	-----abc	1	32	~ 902p
0	-----ab	0	30	~ 902q
0	-----a	0	31	~ 902r
0	-----	0	32	~ 902s
1	cd-----	2	2	~ 902t
1	-cd-----	2	3	~ 902u
1	--cd-----	2	4	~ 902v
1	---cd-----	2	5	~ 902w
1	----cd-----	2	6	~ 902x
1	-----cd-----	2	7	~ 902y
...	
1	-----cd----	2	26	~ 902z
1	-----cd---	2	27	~ 902aa
1	-----cd--	2	28	~ 902bb
1	-----cd-	2	29	~ 902cc
1	-----cd	2	30	~ 902dd
1	-----cd	2	31	~ 902ee
1	-----cd	2	32	~ 902ff
1	-----c	1	31	~ 902gg
1	-----	1	32	~ 902hh

914 {
916 {

FIG. 9

FIG. 10

1000
↓

	1006 }	1008 }	1010 }	1012 }	
	Current state	Match	next state	Offset	
1014 {	0	ab_-----	1	3	~ 1002a
	0	-ab_-----	1	4	~ 1002b
	0	...	1	...	
	0	-----ab_-	1	31	~ 1002c
	0	-----ab_	1	32	~ 1002d
	0	-----ab	0	30	~ 1002e
	0	-----a	0	31	~ 1002f
	0	-----	0	32	~ 1002g
	1016 {	1	cd---.....	2	-
1		_cd--.....	2	-	~ 1002i
1		...	2	-	
1		_____cd-	2	-	~ 1002j
1		_____cd	2	-	~ 1002k
1		_____c	1	31	~ 1002l
1		ab_--.....	1	3	~ 1002m
1		-ab_-.....	1	4	~ 1002n
1		...	1	...	
1		-----ab_-	1	31	~ 1002o
1		-----ab_	1	32	~ 1002p
1		-----	1	32	~ 1002q
1		-----ab	0	30	~ 1002r
1		-----a	0	31	~ 1002s
1		-----	0	32	~ 1002t

FIG. 10

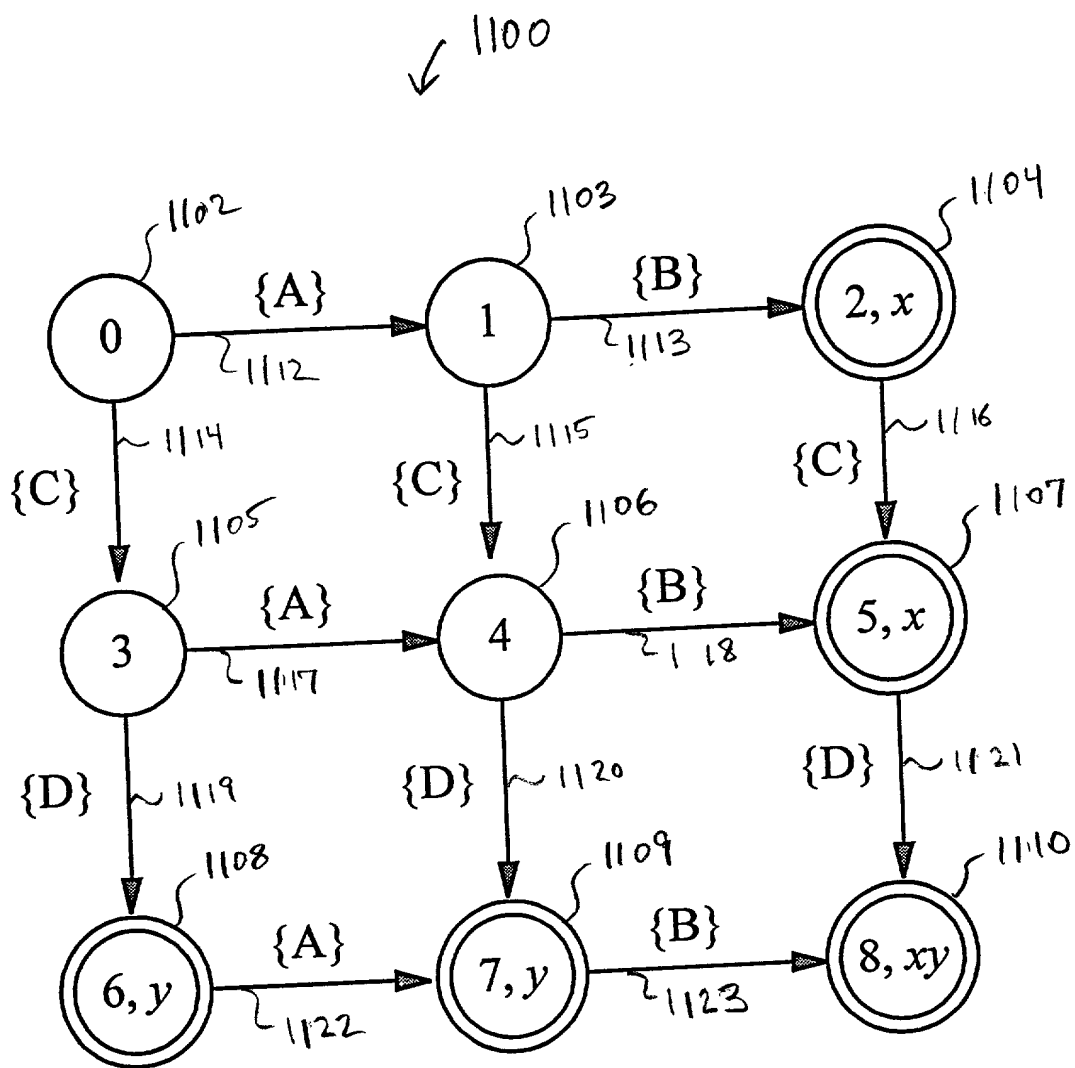


FIG. 11

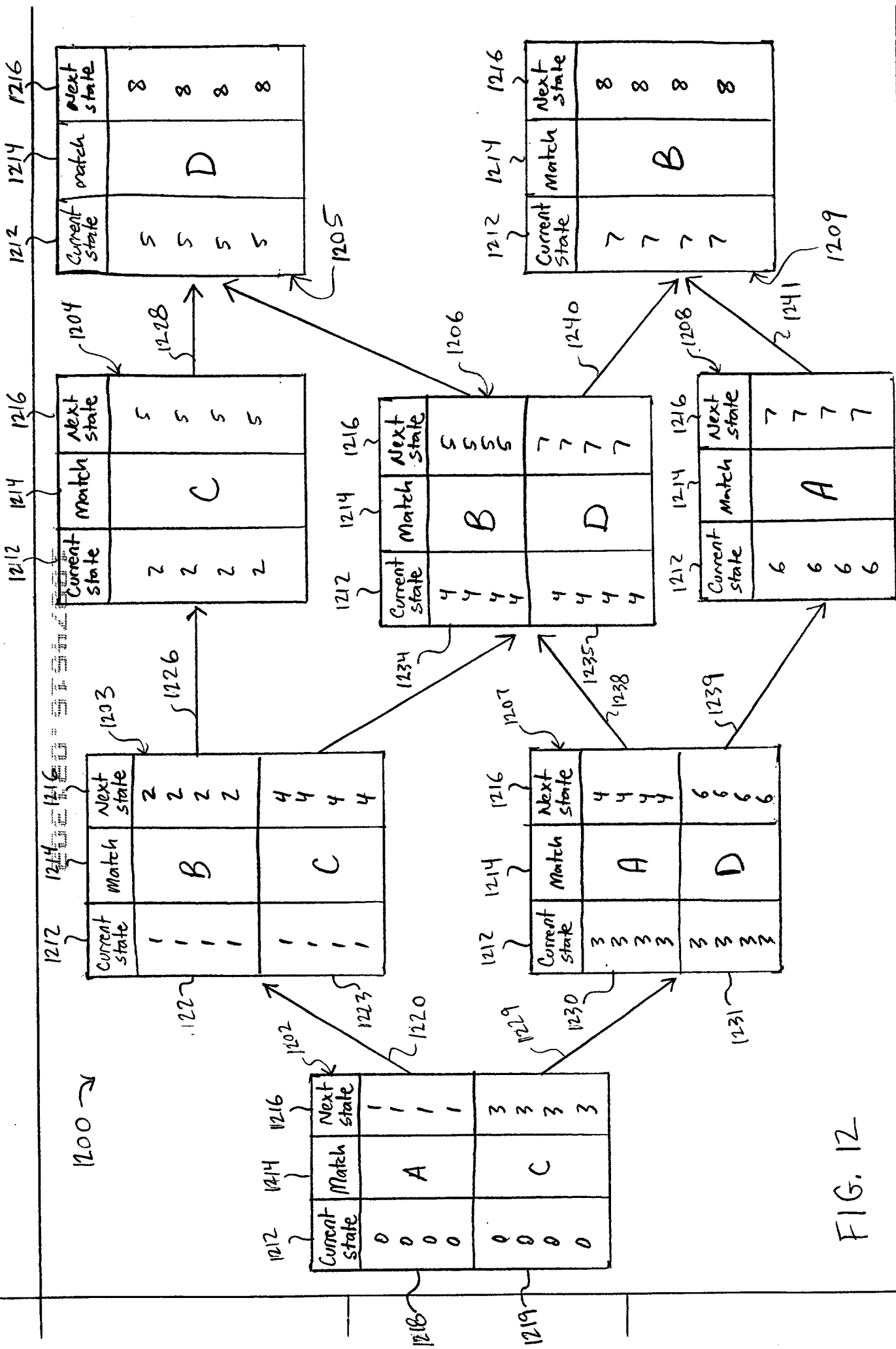


FIG. 12